

本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application:

2000年 5月29日

出 願 番 号
Application Number:

特願2000-158570

出 願 人
Applicant (s):

ミノルタ株式会社

RECEIVED

AUG 31 2001

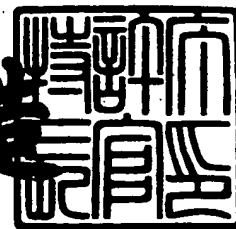
Technology Center 2600

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 2月 2日

特 許 庁 長 官
Commissioner,
Patent Office

及 川 耕 造



出証番号 出証特2001-3003908

【書類名】 特許願

【整理番号】 ML11686-01

【提出日】 平成12年 5月29日

【あて先】 特許庁長官殿

【国際特許分類】 G02F 1/133

【発明者】

 【住所又は居所】 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル ミノルタ株式会社内

 【氏名】 山川 英二

【発明者】

 【住所又は居所】 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル ミノルタ株式会社内

 【氏名】 八木 司

【発明者】

 【住所又は居所】 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル ミノルタ株式会社内

 【氏名】 将積 直樹

【特許出願人】

 【識別番号】 000006079

 【氏名又は名称】 ミノルタ株式会社

【代理人】

 【識別番号】 100091432

 【弁理士】

 【氏名又は名称】 森下 武一

【手数料の表示】

 【予納台帳番号】 007618

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9716117

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 液晶表示装置及び液晶表示素子の駆動方法

【特許請求の範囲】

【請求項 1】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において

前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、

前記走査電極に印加するパルス電圧の波形を変化させることにより、前記リセット期間の交流パルス電圧の極性反転回数を減少させること、

を特徴とする液晶表示素子の駆動方法。

【請求項 2】 前記選択期間で選択された状態を確立するための維持期間をさらに含み、前記リセット期間及び維持期間の交流パルス電圧の極性反転回数を減少させることを特徴とする請求項 1 記載の液晶表示素子の駆動方法。

【請求項 3】 交流パルス電圧の極性反転回数の減少は、液晶層に電氣的な偏りが発生しない範囲内で行われることを特徴とする請求項 1 又は請求項 2 記載の液晶表示素子の駆動方法。

【請求項 4】 前記選択期間に印加される選択パルスの幅を基準にして走査を行うことを特徴とする請求項 1、請求項 2 又は請求項 3 記載の液晶表示素子の駆動方法。

【請求項 5】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において

前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、

前記リセット期間のパルスの交流周期が走査時間以上であること、

を特徴とする液晶表示素子の駆動方法。

【請求項 6】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において

前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、

(a) 前記リセット期間のパルスの交流周期が走査時間以上である、及び／又は、(b) 前記維持期間のパルスの交流周期が走査時間以上であること、

を特徴とする液晶表示素子の駆動方法。

【請求項 7】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルス印加するようにした液晶表示素子の駆動方法において

前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、

前記リセット期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上であること、

を特徴とする液晶表示素子の駆動方法。

【請求項 8】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルス印加するようにした液晶表示素子の駆動方法において

前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、

(a) 前記リセット期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上である、及び／又は、(b) 前記維持期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上であること、

を特徴とする液晶表示素子の駆動方法。

【請求項 9】 前記走査電極に印加するパルス電圧の波形を変化させることにより、前記リセット期間又は維持期間の交流周期を変化させることを特徴とする請求項 5、請求項 6、請求項 7 又は請求項 8 記載の液晶表示素子の駆動方法。

【請求項 10】 前記リセット期間又は維持期間の交流周期は、液晶層に電気

的な偏りが発生しない範囲内に設定されることを特徴とする請求項 5、請求項 6、請求項 7、請求項 8 又は請求項 9 記載の液晶表示素子の駆動方法。

【請求項 1 1】 前記信号電極には液晶層の表示を変化させる閾値以下のパルス電圧が印加されることを特徴とする請求項 1、請求項 2、請求項 3、請求項 4、請求項 5、請求項 6、請求項 7、請求項 8、請求項 9 又は請求項 1 0 記載の液晶表示素子の駆動方法。

【請求項 1 2】 前記液晶層はコレステリック相の選択反射を利用して表示を行うものであることを特徴とする請求項 1、請求項 2、請求項 3、請求項 4、請求項 5、請求項 6、請求項 7、請求項 8、請求項 9、請求項 1 0 又は請求項 1 1 記載の液晶表示素子の駆動方法。

【請求項 1 3】 前記液晶層はプレーナ状態とフォーカルコニック状態との間で双安定性を示すものであることを特徴とする請求項 1 2 記載の液晶表示素子の駆動方法。

【請求項 1 4】 互いに対向状態で交差する複数の走査電極と複数の信号電極との間に液晶層を挟持してなる液晶表示素子と、前記走査電極及び信号電極から液晶層に交流パルスを印加して表示を行わせる駆動手段とを備え、

前記駆動手段の印加するパルス電圧は、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、リセット期間に印加されるパルスの交流周期が走査時間以上であること、

を特徴とする液晶表示装置。

【請求項 1 5】 互いに対向状態で交差する複数の走査電極と複数の信号電極との間に液晶層を挟持してなる液晶表示素子と、前記走査電極及び信号電極から液晶層に交流パルスを印加して表示を行わせる駆動手段とを備え、

前記駆動手段の印加するパルス電圧は、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、(a) 前記リセット期間のパルスの交流周期が走査時間以上である、及び／又は、(b) 前記維持期間のパルスの交流周期が走査時間以上であること、

を特徴とする液晶表示装置。

【請求項 1 6】 互いに対向状態で交差する複数の走査電極と複数の信号電極との間に液晶層を挟持してなる液晶表示素子と、前記走査電極及び信号電極から液晶層に交流パルスを印加して表示を行わせる駆動手段とを備え、

前記駆動手段の印加するパルス電圧は、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、リセット期間のパルスの交流周期が選択期間に印加される選択パルスの幅以上であること、

を特徴とする液晶表示装置。

【請求項 1 7】 互いに対向状態で交差する複数の走査電極と複数の信号電極との間に液晶層を挟持してなる液晶表示素子と、前記走査電極及び信号電極から液晶層に交流パルスを印加して表示を行わせる駆動手段とを備え、

前記駆動手段の印加するパルス電圧は、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、（a）前記リセット期間のパルスの交流周期が選択期間に印加される選択パルスの幅以上である、及び／又は、（b）前記維持期間のパルスの交流周期が選択期間に印加される選択パルスの幅以上であること、

を特徴とする液晶表示装置。

【請求項 1 8】 前記交流パルス電圧の交流周期は、液晶層に電氣的な偏りが発生しない範囲内に設定されていることを特徴とする請求項 1 4、請求項 1 5、請求項 1 6 又は請求項 1 7 記載の液晶表示装置。

【請求項 1 9】 前記液晶層はコレステリック相の選択反射を利用して表示を行うものであることを特徴とする請求項 1 4、請求項 1 5、請求項 1 6、請求項 1 7 又は請求項 1 8 記載の液晶表示装置。

【請求項 2 0】 前記液晶層はプレーナ状態とフォーカルコニック状態との間で双安定性を示すものであることを特徴とする請求項 1 9 記載の液晶表示装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、液晶表示装置及び液晶表示素子の駆動方法、詳しくは、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを加加するようにした液晶表示装置及び液晶表示素子の駆動方法に関する。

【0002】

【発明の背景と課題】

近年、デジタル情報を可視情報に再生する媒体として、室温でコレステリック相を示す液晶（主として、カイラルネマティック液晶）を用いた反射型の液晶表示素子が、電力消費が少なく、安価に製作できる利点に着目して種々開発、研究されている。しかし、この種のメモリ性液晶を用いた表示素子では、駆動速度が遅いという特有の欠点を有していることが判明している。

【0003】

このような問題点に鑑みて、米国特許第5,748,277号明細書には、この種の液晶表示素子の駆動方法が提案されている。

【0004】

前記駆動方法は、液晶表示素子に画像を表示するのに、液晶を初期状態にリセットする期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための期間と、画像を表示する表示期間とを含むものである。そして、前記選択期間の長さを比較的短く設定できるため、高速駆動に適している。

【0005】

ところで、一般的に液晶に対して直流電圧を加加し続けると、液晶分子の劣化などの悪影響が生じるため、交流パルスを用いて駆動することが好ましい。

【0006】

前記公報においても交流パルスを用いた駆動波形が記載されている。しかしながら前記公報に記載された交流パルスを用いた駆動波形では、液晶に印加されるパルス電圧の極性反転回数が非常に多く、消費電力が高くなるという問題点があった。

【0007】

そこで、本発明は前記問題点の解決された新規かつ有用な液晶表示装置及び液

晶表示素子の駆動方法を提供することを目的とする。

【 0 0 0 8 】

また、本発明の他の目的は、容易に消費電力を低減させ得る液晶表示装置及び液晶表示素子の駆動方法を提供することにある。

【 0 0 0 9 】

さらに、本発明のその他の目的は、高速駆動可能であると共に、消費電力をより低減させ得る液晶表示装置及び液晶表示素子の駆動方法を提供することにある。

【 0 0 1 0 】

【発明の構成、作用及び効果】

以上の目的を達成するため、第 1 の発明に係る駆動方法は、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、前記走査電極に印加するパルス電圧の波形を変化させることにより、前記リセット期間の交流パルス電圧の極性反転回数を減少させる。

【 0 0 1 1 】

以上の第 1 の発明に係る駆動方法においては、各走査電極に印加するパルス電圧は、他の走査電極に影響を与えることなくそれぞれ独立して制御できるので、波形の調整が簡単である。従って、走査電極に印加するパルス電圧の波形を変化させて、容易にリセット期間の交流パルス電圧の極性反転回数を減少させることができ、消費電力が低減される。信号電極に印加するパルスを複雑にする必要がないのでクロストークの低減にも有効である。この場合、選択パルスの幅を基準にして走査を行えばよい。

【 0 0 1 2 】

維持期間をさらに含む場合、リセット期間及び維持期間の交流パルス電圧の極性反転回数を減少させることによって、より消費電力が低減される。

【 0 0 1 3 】

液晶層に電氣的な偏りが発生しない範囲内で交流パルス電圧の極性反転回数を

減少させると、液晶層に意図する電圧が正確に印加されるので、表示画像品位の低下を防ぐことができる。また、液晶表示素子の変質を防止することができる。

【 0 0 1 4 】

第 2 の発明に係る駆動方法は、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、前記リセット期間のパルスの交流周期が走査時間以上である。

【 0 0 1 5 】

また、第 3 の発明に係る駆動方法は、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、（a）前記リセット期間のパルスの交流周期が走査時間以上である、及び／又は、（b）前記維持期間のパルスの交流周期が走査時間以上である。

【 0 0 1 6 】

以上の第 2，3 の発明に係る駆動方法においては、リセット期間又は維持期間のパルスの交流周期を走査時間以上とすることにより、リセット期間又は維持期間の交流パルス電圧の極性反転回数を少なくすることができ、消費電力が低減される。本明細書において、走査時間とは、書込み対象となる所定の走査電極のリセット期間開始から、次の走査電極のリセット期間開始までの時間を指すものとする。

【 0 0 1 7 】

第 4 の発明に係る駆動方法は、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間とを含み、前記リセット期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上である。

【 0 0 1 8 】

また、第 5 の発明に係る駆動方法は、互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加するようにした液晶表示素子の駆動方法において、前記液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、（a）前記リセット期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上である、及び／又は、（b）前記維持期間のパルスの交流周期が前記選択期間に印加される選択パルスの幅以上である。

【 0 0 1 9 】

以上の第 4，5 の発明に係る駆動方法においては、リセット期間又は維持期間のパルスの交流周期を選択パルスの幅以上とすることにより、リセット期間又は維持期間の交流パルス電圧の極性反転回数を少なくすることができ、消費電力が低減される。

【 0 0 2 0 】

前記第 2 ～ 5 の発明に係る駆動方法にあっては、前記走査電極に印加するパルス電圧の波形を変化させることにより、前記リセット期間又は維持期間の交流周期を変化させることが好ましい。走査電極に印加するパルス電圧の波形を変化させてリセット期間又は維持期間の交流周期を変化させるので、容易に交流パルス電圧の極性反転回数の低減を図ることができる。

【 0 0 2 1 】

また、前記第 2 ～ 5 の発明に係る駆動方法にあっては、前記リセット期間又は維持期間の交流周期は、液晶層に電気的な偏りが発生しない範囲内に設定されることが好ましい。リセット期間又は維持期間の交流周期を液晶層に電気的な偏りが発生しない範囲内に設定すると、液晶層に意図する電圧が正確に印加されるので、表示画像品位の低下を防ぐことができる。また、液晶表示素子の変質を防止することができる。

【 0 0 2 2 】

さらに、前記第 1 ～ 5 の発明に係る駆動方法にあっては、前記信号電極には液

晶層の表示を変化させる閾値以下のパルス電圧を印加することが、クロストークの発生を抑制するうえで好ましい。

【 0 0 2 3 】

さらに、前記第 1 ～ 5 の発明に係る駆動方法にあっては、前記液晶層はコレステリック相の選択反射を利用して表示を行うものを使用することができる。この場合、液晶層はプレーナ状態とフォーカルコニック状態との間で双安定性を示すものであってもよい。

【 0 0 2 4 】

また、本発明に係る液晶表示装置は、前記第 1 ～ 5 の発明に係る駆動方法のいずれかを実現するための駆動手段を備えている。このような液晶表示装置にあっては、消費電力の低減、クロストークの低減を図ることができ、液晶表示素子の変質を防止することもできる。

【 0 0 2 5 】

【発明の実施の形態】

以下、本発明に係る液晶表示素子の駆動方法の実施形態について、添付図面を参照して説明する。

【 0 0 2 6 】

(液晶表示素子、図 1 参照)

まず、本発明に係る駆動方法の対象となるコレステリック相を示す液晶を含む液晶表示素子について説明する。

【 0 0 2 7 】

図 1 は単純マトリクス駆動方式による反射型のフルカラー液晶表示素子を示す。この液晶表示素子 1 0 0 は、光吸収層 1 2 1 の上に、赤色の選択反射と透明状態の切換えにより表示を行う赤色表示層 1 1 1 R を配し、その上に緑色の選択反射と透明状態の切換えにより表示を行う緑色表示層 1 1 1 G を積層し、さらに、その上に青色の選択反射と透明状態の切換えにより表示を行う青色表示層 1 1 1 B を積層したものである。

【 0 0 2 8 】

各表示層 1 1 1 R, 1 1 1 G, 1 1 1 B は、それぞれ透明電極 1 1 3, 1 1 4

を形成した透明基板 1 1 2 間に樹脂製柱状構造物 1 1 5、液晶 1 1 6 及びスペーサ 1 1 7 を挟持したものである。透明電極 1 1 3、1 1 4 上には必要に応じて絶縁膜 1 1 8、配向制御膜 1 1 9 が設けられる。また、基板 1 1 2 の外周部（表示領域外）には液晶 1 1 6 を封止するためのシール材 1 2 0 が設けられる。

【0 0 2 9】

透明電極 1 1 3、1 1 4 はそれぞれ駆動 IC 1 3 1、1 3 2（図 2 参照）に接続されており、透明電極 1 1 3、1 1 4 の間にそれぞれ所定のパルス電圧が印加される。この印加電圧に応答して、液晶 1 1 6 が可視光を透過する透明状態と特定波長の可視光を選択的に反射する選択反射状態との間で表示が切り換えられる。

【0 0 3 0】

各表示層 1 1 1 R、1 1 1 G、1 1 1 B に設けられている透明電極 1 1 3、1 1 4 は、それぞれ微細な間隔を保って平行に並べられた複数の帯状電極よりなり、その帯状電極の並ぶ向きが互いに直角方向となるように対向させてある。これら上下の帯状電極に順次通電が行われる。即ち、各液晶 1 1 6 に対してマトリクス状に順次電圧が印加されて表示が行われる。これをマトリクス駆動と称し、電極 1 1 3、1 1 4 が交差する部分が各画素を構成することになる。このようなマトリクス駆動を各表示層ごとに行うことにより液晶表示素子 1 0 0 にフルカラー画像の表示を行う。

【0 0 3 1】

詳しくは、2 枚の基板間にコレステリック相を示す液晶を挟持した液晶表示素子では、液晶の状態をプレーナ状態とフォーカルコニック状態に切り換えて表示を行う。液晶がプレーナ状態の場合、コレステリック液晶の螺旋ピッチを P 、液晶の平均屈折率を n とすると、波長 $\lambda = P \cdot n$ の光が選択的に反射される。また、フォーカルコニック状態では、コレステリック液晶の選択反射波長が赤外光域にある場合には散乱し、それよりも短い場合には可視光を透過する。そのため、選択反射波長を可視光域に設定し、素子の観察側と反対側に光吸収層を設けることにより、プレーナ状態で選択反射色の表示、フォーカルコニック状態で黒の表示が可能になる。また、選択反射波長を赤外光域に設定し、素子の観察側と反対

側に光吸収層を設けることにより、プレーナ状態では赤外光域の波長の光を反射するが可視光域の波長の光は透過するので黒の表示、フォーカルコニック状態で散乱による白の表示が可能になる。

【0032】

各表示層 1 1 1 R, 1 1 1 G, 1 1 1 B を積層した液晶表示素子 1 0 0 は、青色表示層 1 1 1 B 及び緑色表示層 1 1 1 G を液晶がフォーカルコニック配列となった透明状態とし、赤色表示層 1 1 1 R を液晶がプレーナ配列となった選択反射状態とすることにより、赤色表示を行うことができる。また、青色表示層 1 1 1 B を液晶がフォーカルコニック配列となった透明状態とし、緑色表示層 1 1 1 G 及び赤色表示層 1 1 1 R を液晶がプレーナ配列となった選択反射状態とすることにより、イエローの表示を行うことができる。同様に、各表示層の状態を透明状態と選択反射状態とを適宜選択することにより赤色、緑色、青色、白色、シアン、マゼンタ、イエロー、黒色の表示が可能である。さらに、各表示層 1 1 1 R, 1 1 1 G, 1 1 1 B の状態として中間の選択反射状態を選択することにより中間色の表示が可能となり、フルカラー表示素子として利用できる。

【0033】

液晶 1 1 6 としては、室温でコレステリック相を示すものが好ましく、特に、ネマティック液晶にカイラル材を添加することによって得られるカイラルネマティック液晶が好適である。

【0034】

カイラル材は、ネマティック液晶に添加された場合にネマティック液晶の分子を振る作用を有する添加剤である。カイラル材をネマティック液晶に添加することにより、所定の振れ間隔を有する液晶分子の螺旋構造が生じ、これによりコレステリック相を示す。

【0035】

なお、液晶表示層は必ずしもこの構成に限定されるわけではなく、樹脂製構造物が堰状になったものや、樹脂製構造物を省略したものであってもよい。また、従来公知の高分子の 3 次元網目構造のなかに液晶が分散された、あるいは、液晶中に高分子の 3 次元網目構造が形成された、いわゆる高分子分散型の液晶複合膜

として液晶表示層を構成することも可能である。

【0036】

(駆動回路、図2参照)

前記液晶表示素子100の画素構成は、図2に示すように、それぞれ複数本の走査電極R1, R2~Rmと信号電極C1, C2~Cn (m, nは自然数)とのマトリクスで表される。走査電極R1, R2~Rmは走査駆動IC131の出力端子に接続され、信号電極C1, C2~Cnは信号駆動IC132の出力端子に接続されている。

【0037】

走査駆動IC131は、走査電極R1, R2~Rmのうち所定のものに選択信号を出力して選択状態とする一方、その他の電極には非選択信号を出力して非選択状態とする。走査駆動IC131は、所定の時間間隔で電極を切り換えながら順次各走査電極R1, R2~Rmに選択信号を印加してゆく。一方、信号駆動IC132は、選択状態にある走査電極R1, R2~Rm上の各画素を書き換えるべく、画像データに応じた信号を各信号電極C1, C2~Cnに同時に出力する。例えば、走査電極Raが選択されると(aは $a \leq m$ を満たす自然数)、この走査電極Raと各信号電極C1, C2~Cnとの交差部分の画素LRa-C1~LRa-Cnが同時に書き換えられる。これにより、各画素における走査電極と信号電極との電圧差が画素の書換え電圧となり、各画素がこの書換え電圧に応じて書き換えられる。

【0038】

駆動回路は、中央処理装置(CPU)135、LCDコントローラ136、画像処理装置137、画像メモリ138及び駆動IC(ドライバ)131, 132にて構成されている。画像メモリ138に記憶された画像データに基づいてLCDコントローラ136が駆動IC131, 132を制御し、液晶表示素子100の各走査電極及び信号電極間に順次電圧を印加し、液晶表示素子100に画像を書き込む。

【0039】

駆動IC131, 132は赤色、緑色、青色の各表示層ごとにそれぞれ設ける

(即ち、3系統設ける)ことが好ましいが、駆動IC131又は132のいずれかを各表示層で共用することも可能である。

【0040】

なお、部分的に書換えを行う場合は、書き換えたい部分を含むように特定の走査ラインのみを順次選択するようにすればよい。これにより、必要な部分のみを短時間で書き換えることができる。

【0041】

各画素の書換えは前述した方法で行うことができるが、既に画像が表示されている場合、この画像による影響をなくすために、書換え前に各画素を全て同じ表示状態にリセットすることが好ましい。リセットは全画素を一括して行ってもよいし、走査電極ごとに行ってもよい。

【0042】

部分的に書換えを行う場合は、各走査ラインごとにリセットを行うか、書き換えたい部分を含む特定の走査ライン間のみを一括してリセットすればよい。

【0043】

(駆動方法、図3参照)

まず、前記液晶表示素子100の駆動方法の基本について説明する。本発明に係る駆動方法で用いられる波形を図3(A)に示し、比較のために従来知られている駆動波形を図3(B)に示す。なお、図3(A)に示す交流化されたパルス波形はあくまで一例であり、本発明に係る駆動方法がこの波形に限定されないことというまでもない。

【0044】

この例の駆動方法は、大きく分けて、リセット期間と選択期間と維持期間と表示期間とから構成されている。リセット期間においては液晶がホメオトロピック状態にリセットされ、選択期間においては最終的な表示状態を選択するための電圧が印加され、維持期間においては選択期間で選択された状態が確立される。

【0045】

リセット期間は複数の周期に分けられる。各リセット周期内では電圧 $\pm V_r$ のパルスが印加される。これらのパルスが複数周期集まったものをリセット波形と

称する。

【0046】

同様に、維持期間も複数の周期に分けられる。各維持周期内では電圧 $\pm V_e$ のパルスが印加される。これらのパルスが複数周期集まったものを維持波形と称する。

【0047】

表示期間には、他の走査ライン上の画素を選択するための選択信号によるクロストークパルスが印加される。従って、以下において、表示期間はクロストーク期間とも称する。クロストークパルスの電圧値は、液晶に変化を与える閾値より小さい値に設定されている。また、画像の書換えが終わり、全ての画素について維持期間が終了すれば駆動IC131, 132の動作を終了させ、印加電圧を0Vにすることもできる。

【0048】

選択期間には選択パルスが印加される。選択パルスは画像データに応じて、即ち、プレーナ状態、フォーカルコニック状態又はそれらの混在した中間状態を選択する場合に応じて変調される。なお、選択パルスが印加される選択時間の前及び／又は後に休止期間（前選択時間、後選択時間）を設けるようにしてもよい。

【0049】

液晶の動作は以下のとおりである。まず、リセット期間にリセット波形が印加され、液晶はホメオトロピック状態にリセットされる。次の選択時間に印加する選択パルスの波形は、最終的にプレーナ状態を選択する画素と、フォーカルコニック状態を選択する画素とで異なる。

【0050】

まず、プレーナ状態を選択する場合を説明する。この場合には、選択時間に電圧 $\pm V_s$ の選択パルスを印加し、実質的に液晶をホメオトロピック状態に保つ。その後、維持期間で維持波形を印加する。液晶は、維持波形が印加されることにより、ホメオトロピック状態に保たれる。

【0051】

なお、前選択時間や後選択時間を設けた場合は、この間に液晶の振れが少しだ

け戻った状態になると考えられるが、維持期間経過後最終的に得られる状態はこれらが無い場合と同様である。なお、前選択時間や後選択時間を設けることにより、選択パルスの印加時間をより短くできる。これによって駆動速度をさらに速めるのに有利になる。

【0052】

表示期間では、液晶に印加する電圧をゼロ又はクロストークパルスとすることにより、液晶はプレーナ状態となる。プレーナ状態の液晶は電圧をゼロにしても、プレーナ状態のまま固定される。

【0053】

一方、最終的にフォーカルコニック状態を選択する場合には、選択時間に前述したプレーナ状態を選択するときの選択パルスより低いエネルギーの選択パルス（例えば、電圧 V_s よりも小さい電圧値の選択パルス）を印加する。こうすることにより、液晶は振れが戻って、ヘリカルピッチが2倍程度に広がった遷移状態になる。

【0054】

その後、維持期間で維持波形を印加すると、振れが戻ってきた液晶は、フォーカルコニック状態へと遷移する。表示期間では、プレーナ状態を選択する場合と同様に、液晶に印加する電圧をゼロ又はクロストークパルスとする。フォーカルコニック状態の液晶は電圧をゼロにしても、フォーカルコニック状態のまま固定される。

【0055】

前述のように、選択期間に印加する選択パルスにより、最終的な液晶の表示状態が選択できる。また、この選択パルスの電圧値やパルス幅を調整することにより、具体的には、信号電極に印加するパルスの形状を画像データに応じて変化させることにより、中間調の表示が可能である。

【0056】

なお、リセット期間開始から維持期間終了までの間、液晶は実質的に透明状態として観察され、背景の光吸収層121が観察される。

【0057】

ところで、図 3 (A) に示す本駆動方法と図 3 (B) に示す従来知られた駆動方法とを比較すると、本駆動方法では、リセット期間及び維持期間でのパルス印加周期が従来方法よりも長く設定され、交流パルス電圧の極性反転回数が 1 回に減らされており、消費電力の低減が図られている。なお、交流パルス電圧の極性反転回数の減少は、液晶に不純物的に含まれるイオン等に起因すると考えられる残留電位（電氣的な偏り）の発生や、液晶分子の劣化が防止される範囲内とし、最低 1 回、好ましくは 2 回の極性反転を行うようにする。

【 0 0 5 8 】

（具体的な駆動形態、図 4， 5 参照）

次に、前記駆動方法を用いて単純マトリクス駆動させた場合の一駆動形態について説明する。

【 0 0 5 9 】

図 4 には、マトリクス状に配置された複数画素 LCD 1， 2， 3 の液晶にかかる駆動電圧波形と、この波形を得るために走査電極（ロウ 1， 2， 3）と信号電極（カラム）から印加されるパルス波形の一例を示す。ロウ 1， 2， 3 とは走査電極上の 1 ラインずつを意味し、カラムとは信号電極上の 1 ラインを意味する。ここでは、信号電極には順に、透過、中間調、全反射をそれぞれ選択するような信号電圧が入力されている。

【 0 0 6 0 】

なお、理解を容易にするため、図 4 では、リセット期間、維持期間は選択時間の 2 倍として図示しているが、実際には、リセットや選択期間で選択された状態が正しく確立されるように十分長い時間確保することが望ましく、通常、選択期間や選択パルス幅に比べて十分長い時間（例えば、数十倍）に設定される。

【 0 0 6 1 】

この駆動形態では、先に述べたように、選択期間は選択パルス印加時間とその前後の前選択時間及び後選択時間とに分かれている。前選択時間と後選択時間の長さは選択パルス幅（選択パルス印加時間）の整数倍（図 4 では 1 倍）にする。

【 0 0 6 2 】

この場合、各走査電極（ロウ 1， 2， 3）にはリセット電圧 $\pm V_1$ が、選択電

圧 $\pm V_2$ が、維持電圧 $\pm V_3$ が印加され、リセット期間及び維持期間の長さは、それぞれ選択パルス印加時間の整数倍（図4では2倍）にする。また、表示（クロストーク）期間は電圧0Vとされる。一方、信号電極（カラム）には画像データに応じて位相をシフトさせた電圧 $\pm V_4$ のパルス波形が印加される。

【0063】

この駆動形態では、カラムへの印加電圧 $\pm V_4$ の位相及び電圧値と選択電圧 $\pm V_2$ とに基づいて選択パルスの波形が決められ、電圧 $\pm V_4$ の位相が選択電圧 $\pm V_2$ と同じ場合は、 $\pm (V_2 - V_4)$ の選択パルスとなり透過（フォーカルコンニク状態）が選択され、逆位相の場合は $\pm (V_2 + V_4)$ の選択パルスとなり選択反射（プレーナ状態）が選択される。なお、電極 V_2 及び V_4 の値は透過と反射を選択するのに適当な値とし、また、クロストークとなる電圧 V_4 の値は液晶の状態を変化させる所定の閾値以内の値としている。なお、本例においては、選択パルス印加時間の分だけずらして走査を行っている（即ち、選択パルス印加時間が走査時間に等しい）が、前選択時間や後選択時間を設ける場合、前選択時間や後選択時間を含めた選択期間の分だけずらして走査を行うようにしてもよい（即ち、選択期間が走査時間に等しい）。

【0064】

図5は、図4に示した駆動波形に基づいて、走査電極に印加するパルス電圧の波形を従来例と比較して記載したものである。図4の駆動波形では、信号電極に印加されるパルス電圧はクロストークを生じないような低い電圧に保たれているので、実質的に走査電極に印加するパルス電圧波形により、液晶に印加される交流パルス電圧の極性反転回数が決定される。一方、走査電極に印加するパルス電圧は各走査電極ごとに独立した波形とすることができるので、この走査電極に印加するパルス電圧の波形を変化させることにより液晶に印加される交流パルス電圧の極性反転回数を任意に調整できることになる。そこで、本駆動形態では、図5（A）に示すように、従来例として示す図5（B）に比べて走査電極に印加する選択パルスのリセット期間、維持期間における極性反転回数を減少させることにより、液晶に印加される交流パルス電圧として先の図3で説明したような波形を得るようにした。

【 0 0 6 5 】

(他の実施形態)

なお、本発明に係る液晶表示装置及び液晶表示素子の駆動方法は前記実施形態に限定するものではなく、その要旨の範囲内で種々に変更することができる。

【 0 0 6 6 】

例えば、液晶表示素子の構成、材料、製造方法等は任意であり、R、G、Bの3層以外の積層構成であってもよく、単層構成であってもよい。また、駆動のためのパルス波形として示した電圧値や印加タイミングは一例であることは勿論である。

【図面の簡単な説明】

【図 1】

本発明に係る駆動方法が適用される液晶表示素子の一例を示す断面図。

【図 2】

前記液晶表示素子の駆動回路を示すブロック図。

【図 3】

基本的な駆動波形を示すチャート図であり、(A)は本発明に係る駆動方法での波形を示し、(B)は従来知られている駆動方法での波形を示す。

【図 4】

本発明の一駆動形態における波形を示すチャート図。

【図 5】

走査電極に印加するパルス電圧の波形を示すチャート図であり、(A)は図4に示した駆動波形に基づく波形を示し、(B)は従来の駆動波形に基づく波形を示す。

【符号の説明】

1 0 0 …液晶表示素子

1 1 3, 1 1 4 …電極

1 1 6 …カイラルネマティック液晶

1 3 1 …走査駆動 I C (ドライバ)

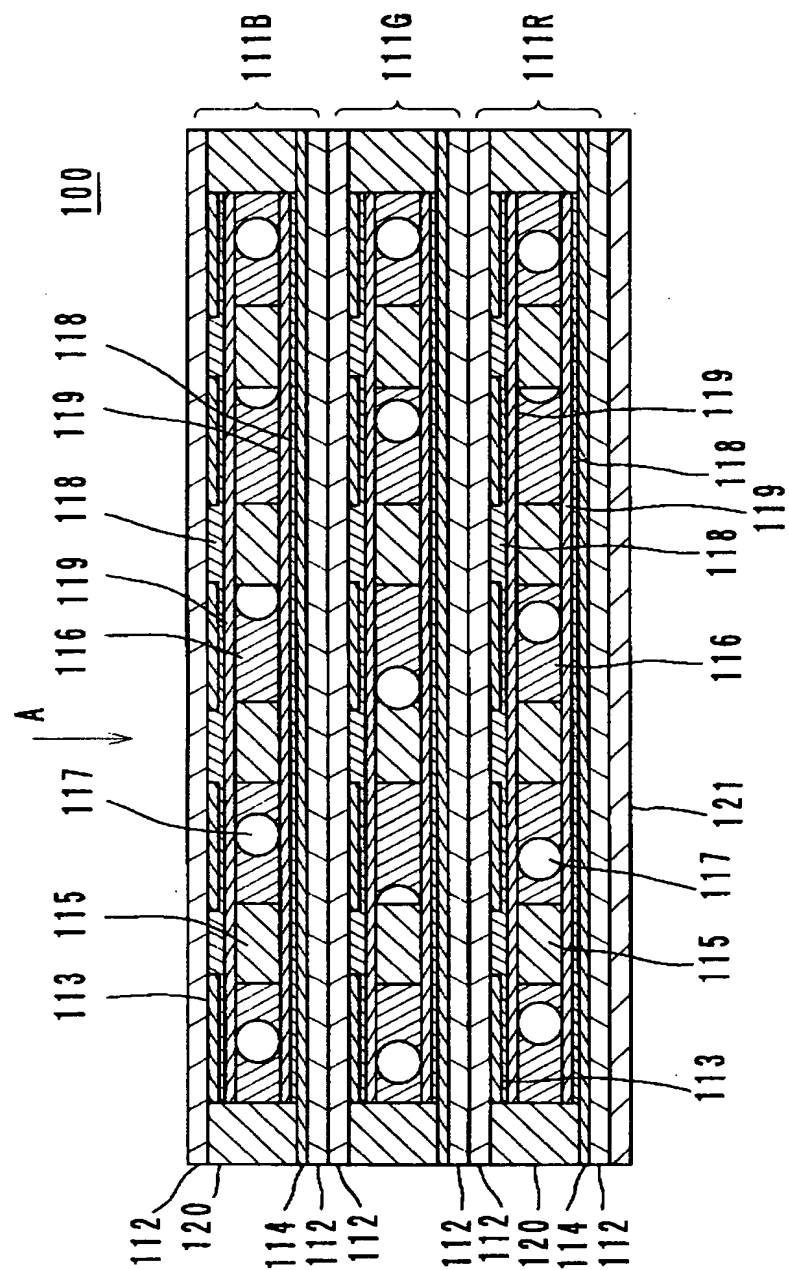
1 3 2 …信号駆動 I C (ドライバ)

特 2 0 0 0 - 1 5 8 5 7 0

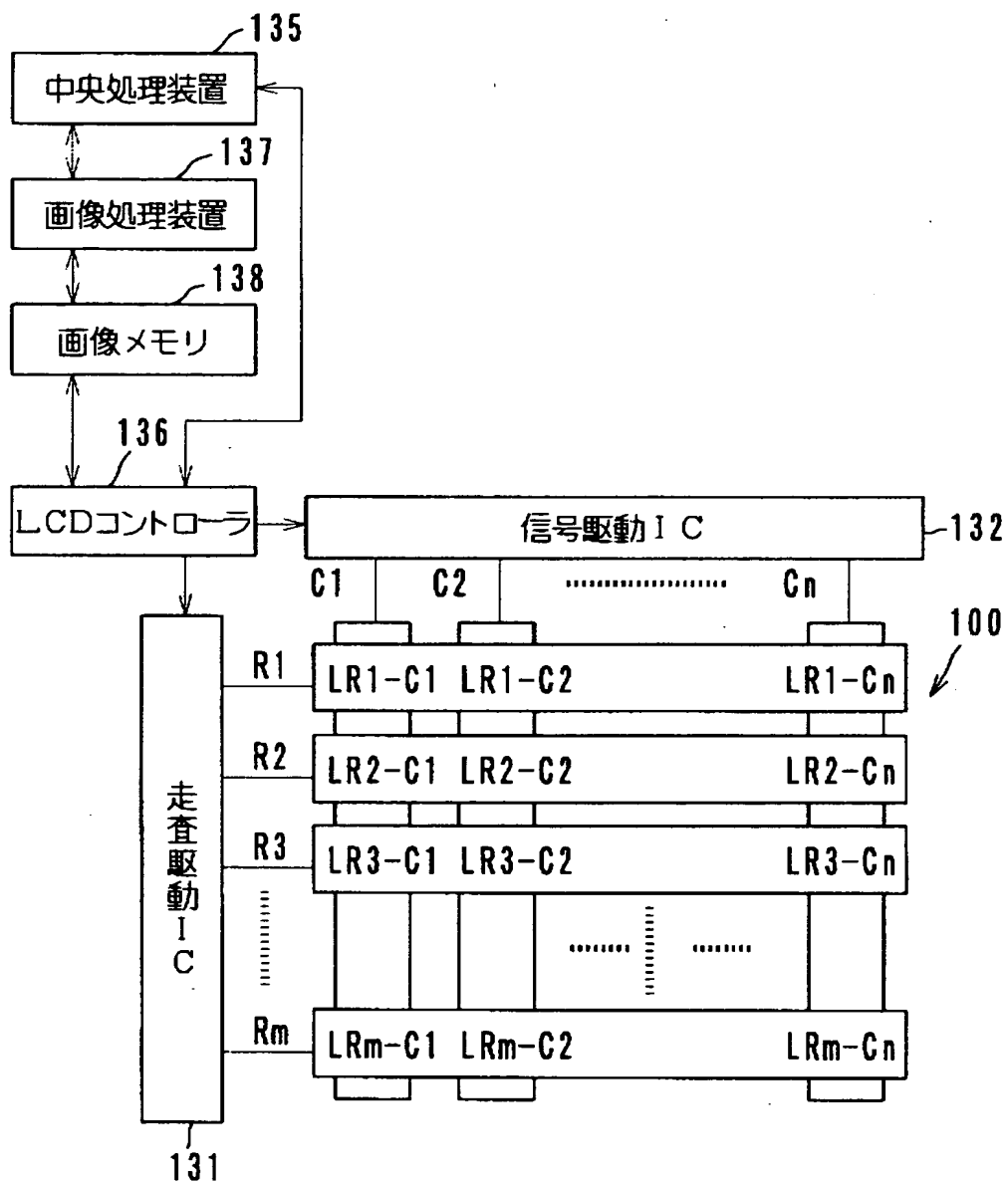
1 3 5 … 中央处理装置

【書類名】 図面

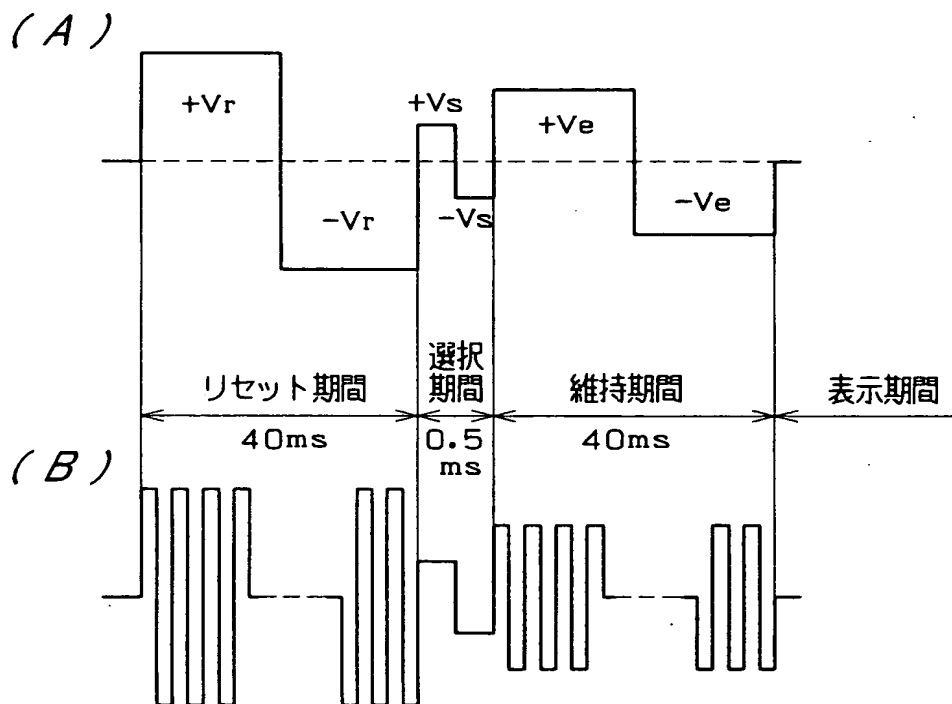
【図 1】



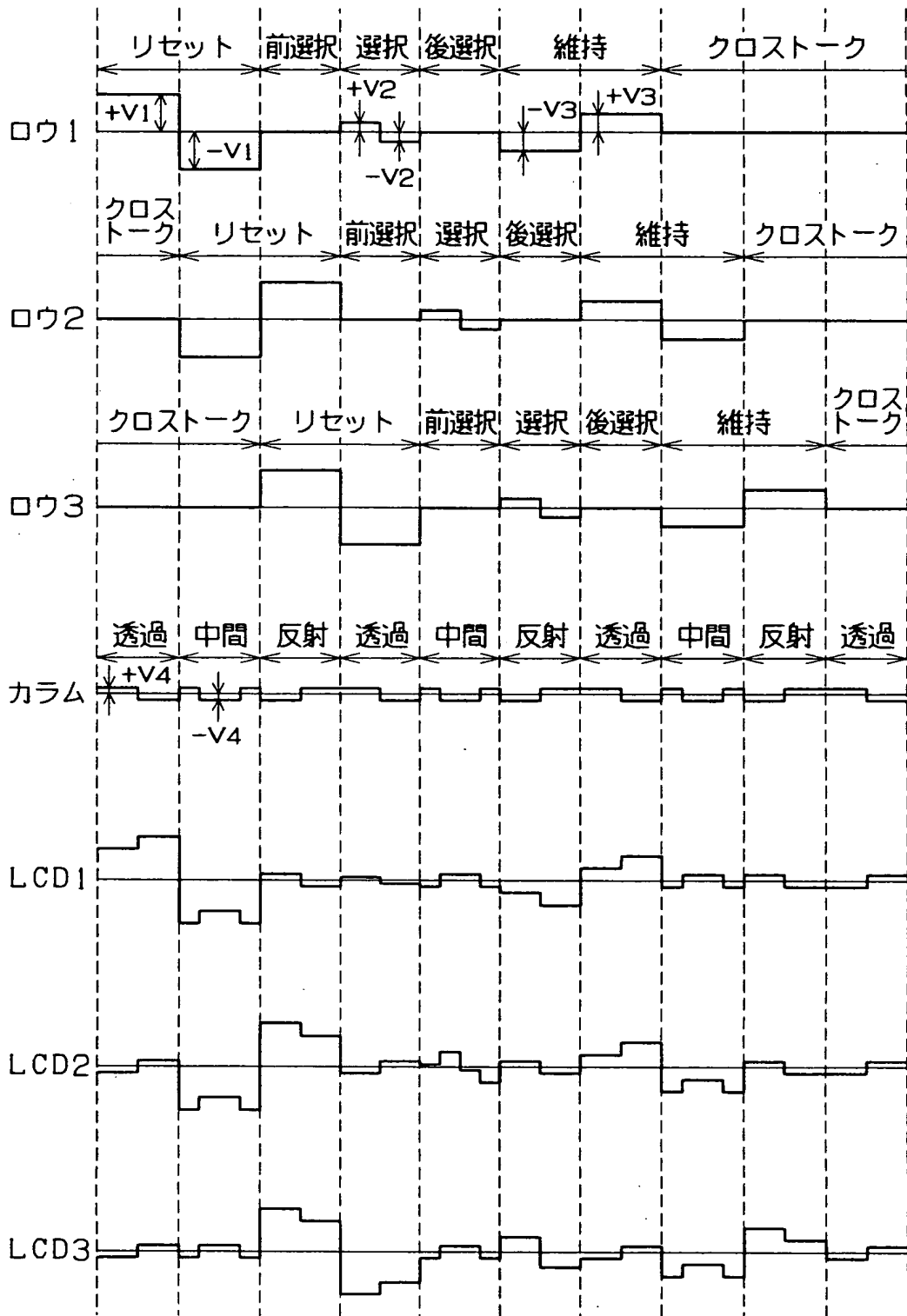
【図 2】



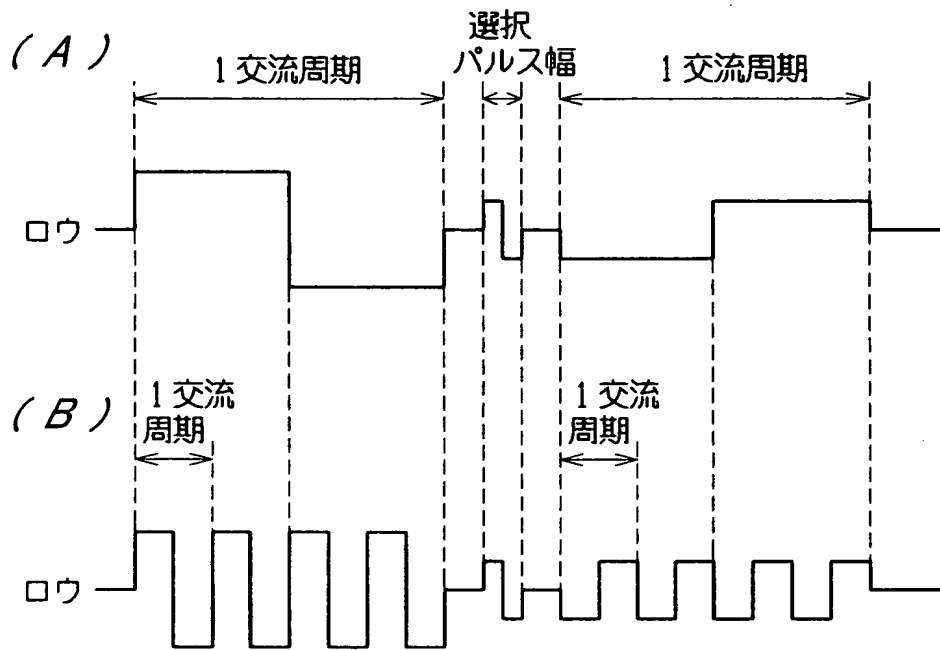
【図 3】



【図 4】



【図 5】



【書類名】 要約書

【要約】

【課題】 コレステリック相を示す液晶をマトリクス駆動する際に消費電力の低減やクロストークの低減を図るようにした液晶表示装置及び液晶表示素子の駆動方法を得る。

【解決手段】 互いに対向状態で交差する複数の走査電極と複数の信号電極とから液晶層に交流パルスを印加してマトリクス駆動するようにした液晶表示装置。液晶層を初期状態にリセットするリセット期間と、最終的な表示状態を選択するための選択期間と、該選択期間で選択された状態を確立するための維持期間とを含み、走査電極に印加するパルス電圧の波形を変化させることにより、リセット期間及び維持期間の交流パルス電圧の極性反転回数を減少させる。

【選択図】 図 4

出 願 人 履 歴 情 報

識別番号 [000006079]

1. 変更年月日	1994年 7月20日
[変更理由]	名称変更
住 所	大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル
氏 名	ミノルタ株式会社